### PATENT ABSTRACTS OF JAPAN

(11) Publication number:

10-135186

(43) Date of publication of application: 22.05.1998

(51) Int. CI.

H01L 21/3065 H01L 21/027 H01L 21/68 // H01L 21/266

(21) Application number : **08-286290** 

(71) Applicant: SUMITOMO METAL IND LTD

(22) Date of filing:

29. 10. 1996

(72) Inventor: SHIBATA KAORU

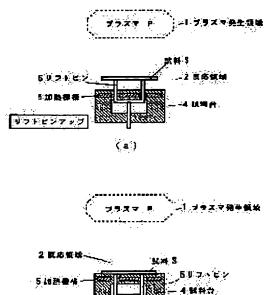
NOMOTO KUNIO

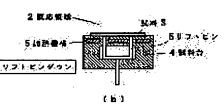
#### (54) METHOD OF ASHING RESIST

#### (57) Abstract:

PROBLEM TO BE SOLVED: To ash a resist at a high speed without giving any popping damage nor charge-up damage to the resist by ashing the resist, while the resist is placed on a heated sample stage after ashing the resist in a state where the resist is raised from the sample stage with lift pins.

SOLUTION: The sample-placing surface of a sample stage 4 is heated by means of a heating mechanism 5, and a sample S carried onto the stage 4 is raised to a prescribed height from the stage 4 by raising lift pins 6. When the sample S is raised, a hardened resist layer on the sample S is removed by a generating plasma P in a plasma chamber 1, while an ashing gas is supplied to the chamber 1. After a prescribed period of time has elapsed, the sample S is placed on the stage 4 by lowering the pins 6.





When the sample S comes into contact, the temperature of the sample S quickly rises, and the remaining resist is removed at a high speed.

#### LEGAL STATUS

[Date of request for examination]

23.06.1999

[Date of sending the examiner's

16.01.2001

decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for

application]
[Patent number]
[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998, 2003 Japan Patent Office

(19)日本国特許庁 (JP)

### (12) 公開特許公報(A)

(11)特許出職公開發号

特開平10-135186

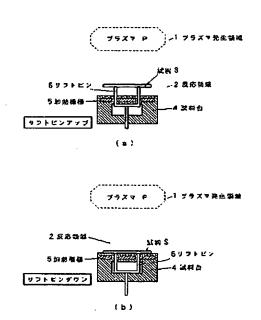
(43)公開日 平成10年(1998) 5月22日

	21/027 21/68	織別配号		21/302 21/68 21/30		H N A		
# H01L	21/266			21/265	<b>商求項の数 1</b>	M OL	<b>(</b> <del>-</del> 6	(B)
(21)出癩番号	<del>)</del>	特顯平3-286290	(71) 出顧人	. 0000021				
(22)出騎日		平成8年(1996)10月29日	(72) 発明者	快田 射 大阪府2	大阪市中央区北边			
			(72)発明者	大阪府	取雄 大阪市中央区北部 工業株式会社内	英4丁度	日 香 番33	号住
			(74)代銀人	、弁理士	森 遊離 (5	1名)		

#### (54)【発明の名称】 レジストのアッシング方法

#### (57)【要約】

【課題】ボッピングおよびチャージアップダメージを生じさせることなく、高速でイオン注入レジストをアッシングできるレジストのアッシング方法を提供する。 【解決手段】プラズマ発生領域(1)から試料(S)へ向けてプラズマ(P)をダウンフローさせて、試料(S)上のイオン注入レジストをアッシングする方法であって、試料(S)を加熱された試料台(4)からリフトピン(6)で持ち上げた状態(図1(a))でアッシングした後、試料(S)を試料台(6)に戴置した状態(図1(b))でアッシングする方法。



(2)

特関平10-135186

#### 【特許請求の範囲】

【請求項1】プラズマ発生領域から試料へ向けてプラズ マをダウンフローさせて、試料上のレジストをアッシン グする方法であって、試料を、加熱された試料台からり フトビンで待ち上げた状態でアッシングした後、試料台 に載置した状態でアッシングすることを特徴とするレジ ストのアッシング方法。

#### 【発明の詳細な説明】

ング方法、特にイオン注入レジストのアッシング方法に 関する。

#### [0002]

【従来の技術】LS | 等の半導体の製造工程にレジスト を除去する工程がある。このレジスト除去方法として、 発煙硝酸などを用いたウェットプロセスに代わって、酸 素プラズマを利用するドライアッシング法が、製造現場 で広く用いられるようになってきている。

【0003】とのドライアッシング法は、有機高分子か ちなるレジストをOラジカルなどによりCOやCO。と する酸化反応(燃焼)により除去するものである。通常 のレジスト材料であれば、アッシングは比較的容易であ

【0004】しかしながら、イオン注入プロセスのマス クとして用いたレジストの除去、特に10<sup>23</sup>個/cm゚ 以上の高ドーズ量のイオン注入に使用したレジストの除 去は、必ずしも容易ではない。

【0005】イオン注入のマスクとしてレジストを用い た場合、当然とのレジストにもイオン注入が行われる。 高エネルギかつ高ドーズ量のイオン注入がレジストに施 30 されると、イオン衝撃に伴う発熱を主な原因として、レ ジストの架橋反応が進み、レジストの表面に硬化層が形 成される。そのため、通常の〇、プラズマアッシングで はアッシング速度が著しく小さくなり、スループットが 低下してしまう。

【0006】そこで、試料を例えば200℃以上の高温 に加熱することにより、アッシング速度の低下を抑える 方法が提案されている。

【0007】しかし、試料を200°C以上に加熱する場 台、レジストがポッピングと称する破裂現象を生じるこ とがある。ポッピングは、レジスト内部に残留する溶剤 や低分子量成分が気化して脱離するが、表面が硬化層で 覆われているので、レジストの内圧が高まり、硬化層の 除去に長時間を要した場合には、レジストの内圧が観界 に達して破裂する現象である。その場合、硬化層の1部 はレジスト残渣として試料上に残り、また硬化層の破片 は装置内に飛散するので、試料および装置のパーティク ル汚染を招く。

【()()()8】 加熱する以外に上記の硬化層を有するレジ ストを除去する方法として、試料台に高周波を印加して 50 間を短縮することができる。

試料にバイアス電位を発生させ、イオン資摯を加えるこ とにより硬化層を除去する方法が提案されている。

【①①①9】しかし、この方法では、イオンを試料に照 射するため、試料にチャージアップダメージを発生させ るおそれがあった。

#### [0010]

【発明が解決しようとする課題】本発明は、このような 課題を解決するためになされたものであって、ポッピン グおよびチャージアップダメージを生じさせることな 【発明の属する技術分野】本発明は、レジストのアッシー10 く、高速でレジストをアッシングできるレジストのアッ シング方法を提供することを目的としている。

#### [0011]

【課題を解決するための手段】本発明のレジストのアッ シング方法は、プラズマ発生領域から試料へ向けてプラ ズマをダウンプローさせて、試料上のレジストをアッシ ングする方法であって、試料を、加熱された試料台から リフトピンで持ち上げた状態でアッシングした後、試料 台に載置した状態でアッシングすることを特徴としてい

【0012】なお、ダウンフローさせるとは、プラズマ から離れた場所に試料を置き、プラズマにより生成され た活性種 (主にラジカル) をガスの流れの下流に置かれ た試料まで輸送することをいう。

【① 0 1 3 】 との発明は、下記の一連の考察に基づいて なされたものである。

【①①14】ボッピングを選けるには、衰面の硬化層の 処理を120℃より低温で行うことが好ましい。しか し、レジスト除去工程全体を低温で行うと、スループッ トが低下する。

【① ① 15】したがって、表面の硬化層の処理と残部の 処理で試料の温度を変える2段階アッシング法が好まし い。しかし、処理中に温度を変化させる場合、1台の加 熱試斜台では昇温および降温に時間がかかってしまう。 また。低温と高温の2つ試料台を設ければ、当然装置が 大きくなってしまう。

【①①16】そこで、本発明者らは、現状の装置におい て容易に試料の温度を変化させられる方法について検討 した。その結果、加熱された試料台上で、リフトビンの 上昇および下陸、すなわち、試料を試料台から離すこと および試料を試料台に接触させることにより試料の温度 を切り替えられることを見いだし、本発明を完成させた

【0017】すなわち、本発明のアッシング方法によれ は、試料を加熱された試料台からリフトピンで持ち上げ た状態、すなわち低温でレジストの硬化層をアッシング するので、ボッピングの発生を抑制できる。また、試料 を飼熱された試料台に載置した状態。すなわち高温でレ ジストの残部をアッシングするので、残部を短時間でア ッシングでき、レジストの除去工程にかかるトータル時

(3)

【10018】また、プラズマ発生領域から試料へ向けて フラズマをダウンフローさせ、ラジカル成分を主に利用 するアッシング方法であるため、試料にチャージアップ ダメージを与えるおそれを低減できる。

【0019】なお、試料台は200°C以上に加熱されて いることが好ましい。

[0020]

【発明の実施の形態】本発明の実施の形態について、図 面に基づき説明する。

法の1例を示す模式図である。(a)はリフトピンアッ プの状態、(b) はリフトピンダウンの状態を示すもの である。

【0022】試斜台4はプラズマ発生領域1から少し離 れた位置に設けられており、試料Sにはダウンフロータ イブのアッシングが施される。

【0023】本発明のレジストのアッシング方法につい て説明する。

【10024】 ①加熱機構5により、試料台4の試料5が 裁置される面を200~250℃程度に加熱しておく。 【1) () 2.5 】 ②搬送アーム (図示せず) によって試料台 4上に運ばれてきた試料Sをリフトビン6により押し上 け、搬送アームを抜き取る。

【0026】3リフトピン6の昇降により、試料Sを試 料台4から所定の高さに保持する。

【0027】 40、やN、などのアッシング用のガスをブ ラズマ室1内に供給し、マイクロ波など電力をプラズマ 発生領域!に供給してプラズマPを発生させる。発生し たプラズマPの主にラジカル成分が試料Sに到達して、 試料S上のレジストの硬化層を除去する(図1

(a))。試料Sは試料台4と接触していないため、レ ジストの硬化層は比較的低温で除去される。

【①①28】⑤所定の時間経過後、リフトピン6を降下 させて、試料Sを試料台4に就置する。試料Sの試料台 4への接触と同時に試料Sの温度が急速に上昇し、高温 で残りのレジストが急速に除去される(図1(b))。 【0029】上記方法により、ポッピングおよびチャー ジアップダメージを生じさせることなく、イオン注入レ ジストを高速でアッシングできる。

[0030]

【実施例】本発明の真施例について、図面に基づき説明

【0031】図2は、本発明のレジストのアッシング方 法を実施する装置の模式的断面図である。反応容器11

は、アルミニウム (A!) などの金属で作製され、その 反応容器 1 1 の側壁には冷却水流路 1 4 が形成されてい る。反応容器11の内部は、アルミニウム(A1)製の 分離板3によってプラズマ室1と反応室2に分離されて いる。この分離板3にはプラズマ引出孔3 a が設けられ ており、プラズマ室1に発生したプラズマの主にラジカ ルが選択的に反応室2に引き出される。なお、分解板3 は反応容器11を介して接地されている。

【10032】反応容器11の上部は、石英(SiO)) 【0021】図1は、本発明のレジストのアッシング方 16 製のマイクロ波導入窓20で気密に封止されている。反 応容器11の側壁にはプラズマ室1にガスを供給するガ ス導入孔12が設けられ、反応容器11の下部壁には緋 気口13が設けられている。排気口13は、排気装置 (図示せず) に接続されている。

> 【0033】反応容器11のさらに上部には、マイクロ 波導入窓20とほぼ平行にテフロン製の誘電体層21が 設けられている。この誘電体圏21には導波管23を介 してマイクロ波発振器24が接続されている。

【0034】反応室2にはマイクロ波響入窓20と対向 20 する位置に、試料Sを献置する試料台4が設けられてい る。試料台4は、試料Sを試料台4上に就置するための リフトピン6を備えている。このリフトピン6により、 試料Sは試料台4表面から11mmの範圍で待ち上げら れる。また、試料台4は、ヒータ5を内部に備え、試料 台4の試料就置面の温度を300℃まで加熱することが できる構成となっている。なお、リフトピンアップ状態 は試料Sを試料台4表面から11mm持ち上げた状態と

【0035】との装置を用いて、イオン注入レジストの 30 アッシングを行った。本実施例で用いた試料Sは、シリ コンウェハ上に所望のパターン形状に形成したレジスト をマスクとして、P'を1×10い個/cm'イオン往入 したものである。試料Sにマスクされたレジストの順厚 は900mmである。

【1) 036】表1は、本発明例のアッシング条件を示す ものである。X(sec)は、リフトピンアップの状態で のアッシング時間、Y (sec) は、リフトピンダウンの 状態でのアッシング時間である。このX(sec)とY(s ec) を変化させて、以下に示すステップでアッシングを 40 行ない、残ったレジストの機厚を測定することにより、 アッシング状況を評価した。

[0037]

【表】】

待闘平10-135186

スティブ	1	2	3	4
時間 (sec)	80	х	Y	5
压力 (Torr)	1. 0	1.0	1.0	-
マイクロ被(kW)	0	1.4	1.4	0
O2/N2 (secm)	950/50	959/60	250/50	0
英科台温度(1C)	250	250	250	250
リフトピン	アップ	アップ	ダウン	ダウン

【0038】 **の**ウェハをリフトピンで持ち上げた (リフトピンアップ) 状態で、ガスを導入して圧力を安定させる (ステップ1)。

【10039】 ②マイクロ波を供給し、プラズマを発生させレジスト表面の硬化層をアッシングする(ステップ 2)。 X(sec)は、前述のとおりアッシング時間である。

【0040】 ②リフトピンを下げ、ウエハを試料台上に 直接置いた(リフトピンダウン)状態でレジストの下部 層をアッシングする(ステップ3)。 Y (sec) は、同 じく前述のとおりアッシング時間である。

【0041】**®**マイクロ波の供給およびガスの供給を止め、アッシングを終える(ステップ4)。

【0042】なお、図3(a)はリフトピンアップの状態を示す模式図であり、図3(b)はリフトピンダウン\*

\*の状態を示す模式図である。

【0043】表2は、比較例のアッシング条件を示すものである。比較例として、アッシング時間2 (sec)を変化させ、以下に示すステップでアッシングを行ない、同様の評価を行った。

【0044】のリフトピンを下げ、ウエハを試料台上に 20 直接置いた(リフトピンダウン)状態でガスを導入し圧 力を安定させる(ステップ1)。

【0045】②マイクロ波を供給し、プラズマを発生させレジストをアッシングする(ステップ2)。2(sec)は、前述のとおりアッシング時間である。

(1)046] ③マイクロ波の供給およびガスの供給を止め、アッシングを終える(ステップ3)。

[0047]

【表2】

表 2

ステップ	1	2	3	
時間 (sec)	20	z	5	
任力(forr)	1.0	1.0		
マイクロ波 (kW)	0	1.4	O	
Oz/Nz (seen)	950/50	950/50	0	
試料台温度 (℃)	180	180	180	
タフトピン	グウン	ダウン	ダウン	

【0048】図4は、レジストのアッシング状況を示す グラフである。

【0049】本発明例 (●) ではアッシング時間Xを200 (sec) とすることにより、アッシング時間Yを20 (sec) とすることができた。すなわち、トータルのアッシング時間を220 (sec) とすることができた。一方、比較例 (○) ではアッシング時間2は600 (sec) であった。

【0050】また、本発明例ではボッピングが発生しな「50」マ加熱により上昇するものの、アッシング当初は110

かった。これに対し、比較例ではボッピングが発生していた。

[0051] 図4中において、◆は試料台温度が250 での試料台から持ち上げた(リフトビンアップ)状態で のウエハの温度変化を示すものであり、◆は試料台温度 が160℃の試料台上に接触させた(リフトビンダウ ン)状態でのウエハの温度変化を示すものである。リフトビンアップ状態のときのウエハ温度(◆)は、プラズ

(5)

特関平10-135186

で程度である。とれに対し、リフトビンダウン状態のと きのウエハ温度(◇)は、アッシング当初から150℃ まで上がっている。このウエハ温度の違いがポッピング の発生の有無につながったと考えられる。

【0052】また、MNOSキャパシタ構造を用いてチャージアップダメージについて評価した。結果、本発明例ではフラットバンド電圧シフトが生じていない。すなわちチャージアップダメージが生じていないことを確認できた。

【0053】すなわち、本発明方法を用いることにより、ポッピングおよびチャージアップダメージを生じさせることなく、イオン注入レジストのアッシング時間を短縮できることを確認できた。

#### [0054]

【発明の効果】本発明のレジストのアッシング方法によれば、ボッピングおよびチャージアップダメージを生じさせることなく。しかも高遠でレジストをアッシングすることができる。また、加熱機構とリフトピンを試料台に備えれば良いので、通常のコンパクトな装置に適用できる。

#### 【図面の簡単な説明】

【図1】 本発明のレジストのアッシング方法の1例を示す模式図である。(a)はリフトピンアップの状態、

(b) はリフトビンダウンの状態を示すものである。

【図2】本発明のレジストのアッシング方法を実施する\*

\*装置の模式的断面図である。

【図3】(a)は、リフトピンアップの状態を示す模式 図であり、(b)は、リフトピンダウンの状態を示す模 式図である。

【図4】レジストのアッシング状況を示すグラフである。

#### 【符号の説明】

- 1 プラズマ発生領域 (プラズマ室)
- 2 反応領域(反応室)
- 3 分離板
- 3a ₹L
- 4 試料台
- 5 加熱機模(ヒータ)
- 11 反応容器
- 12 ガス導入孔
- 13 排気口
- 14 冷却水流路
- 20 マイクロ波導入窓
- 21 誘電体層
- 22 金属板

20

- 23 導波管
- 24 マイクロ波発振器
- S 試料 (シリコンウエハ)
- P プラズマ

### Best Available Copy

(b)

(e)

(6)

特闘平10-135186

[図4]

